

	CONCURSO DOCENTE
	UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS
	FACULTAD DE INGENIERÍA
	INGENIERÍA ELECTRÓNICA

CONCURSO ABREVIADO DOCENTE HORA CÁTEDRA - PERIODO 2010-III	
ASIGNATURA	REDES NEURONALES
PERFIL	Ingeniero(a) Electrónico(a) o afín con estudios de posgrado, con experiencia en el modelado de sistemas con redes neuronales, programación de algoritmos basados en aprendizaje supervisado y no supervisado, desarrollo de aplicaciones en reconocimiento de patrones.
DISPONIBILIDAD	Martes 10-12 M Jueves 10-12 M
FECHA DEL CONCURSO	Del 01 de Septiembre a las 8:00 AM hasta 06 de Septiembre a las 12:00 M.
INSCRIPCIÓN Y RECEPCIÓN DE DOCUMENTOS	Los aspirantes deberán inscribirse en la coordinación del Proyecto Curricular de Ingeniería Electrónica en el horario de 8:00 AM a 12:00 M y de 2:00 PM a 5:00 PM.
DIRECCIÓN DE ENTREGA DE DOCUMENTOS	Los documentos deberán ser entregados en la oficina de la coordinación del Proyecto Curricular de Ingeniería Electrónica Cra 7ª No 40 -53 piso 5 Edificio Sede Administrativa.
DOCUMENTOS	Hoja de vida con los respectivos soportes. Esta documentación debe ser debidamente foliada (numerada) y entregada con carta adjunta donde se indique número de folios totales y lista de soportes entregados.
EVALUACIÓN DE HOJAS DE VIDA	La evaluación será realizada por el Consejo Curricular de Ingeniería Electrónica.
PUBLICACIÓN DE RESULTADOS	La publicación del aspirante seleccionado se llevará a cabo el día 9 de septiembre de 2010 en la página WEB de la facultad y en la Coordinación de Ingeniería Electrónica.