

	<b>CONCURSO DOCENTE</b>
	<b>UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS</b>
	<b>FACULTAD DE INGENIERÍA</b>
	<b>INGENIERÍA ELECTRÓNICA</b>

<b>CONCURSO ABREVIADO DOCENTE HORA CÁTEDRA - PERIODO 2011-I</b>	
<b>ASIGNATURA</b>	LABORATORIO TELECOMUNICACIONES III
<b>PERFIL</b>	Ingeniero Electrónico con experiencia docente Universitaria deseable de 2 años o su equivalente en el estatuto docente de la Universidad Distrital y estudios de postgrado en el área del concurso.
<b>DISPONIBILIDAD</b>	Miércoles 2 - 4 PM Jueves 2 - 4 PM
<b>FECHA DEL CONCURSO</b>	Del 16 de febrero a las 8:00 AM hasta 21 de Febrero a las 4:00 PM.
<b>INSCRIPCIÓN Y RECEPCIÓN DE DOCUMENTOS</b>	Los aspirantes deberán inscribirse en la coordinación del Proyecto Curricular de Ingeniería Electrónica en el horario de 8:00 AM a 12:00 M y de 2:00 PM a 5:00 PM.
<b>DIRECCIÓN DE ENTREGA DE DOCUMENTOS</b>	Los documentos deberán ser entregados en la oficina de la coordinación del Proyecto Curricular de Ingeniería Electrónica Cra 7ª No 40 -53 piso 5 Edificio Sede Administrativa.
<b>DOCUMENTOS</b>	Hoja de vida con los respectivos soportes de experiencia docente, profesional, etc. Esta documentación debe estar debidamente foliada (numerada) y entregada con carta adjunta donde se indique número de folios totales y lista de los soportes entregados con cuadro de resumen.
<b>EVALUACIÓN DE HOJAS DE VIDA</b>	La evaluación será realizada por el Consejo Curricular de Ingeniería Electrónica.