

**UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS**  
**FACULTAD DE INGENIERIA**  
**PROYECTO DE INGENIERIA ELECTRONICA**

**CONVOCATORIA**  
**CONCURSO ABREVIADO**  
**DOCENTE HORA CÁTEDRA**  
**PERÍODO 2012-I**

PERFIL	DESCRIPCION DE PERFIL
<b>SISTEMAS DE POTENCIA II</b>	Experiencia docente universitaria o profesional de mínimo un (1) año, títulos de postgrado y todo lo aplicable en la circular número 003 de 2009 de la Vicerrectoría Académica.

**REQUISITOS GENERALES.**

PREGRADO: Ingeniero Eléctrico o Electrónico

POSGRADOS

EXPERIENCIA DOCENTE: Mínimo un (1) año.

- Hoja de vida con soportes debidamente certificados
- Preferiblemente con amplia experiencia docente y profesional en el área del concurso.
- Con disponibilidad en los siguientes Horarios.

LUNES	MARTES	MIERCOLES	JUEVES	VIERNES
12:00 m -14:00 p.m.	10:00 a.m. – 12:00 m		10:00 a.m. – 12:00 m.	10:00 a.m. – 12:00 m

**FECHAS A TENER EN CUENTA**

**PUBLICACIÓN CONVOCATORIA:** 15 de Febrero de 2012 a las 08:00 A.M.

**ENTREGA DE DOCUMENTOS:** 15 de Febrero de 2012 a las 08:00 A.M. al 17 de de Febrero de 2012 a las 17:00 p.m.

**RECEPCIÓN DE DOCUMENTOS:** Se recibirá las hojas de vida en la Secretaria de la Coordinación del Proyecto Curricular de Ingeniería Electrónica Carrera 7 N. 40-53 piso 5

**EDMUNDO VEGA OSORIO**  
Coordinador Ingeniería Electrónica

**YENNY ESPINOSA GOMEZ**  
Decana (E) Facultad de Ingeniería