

**UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS**  
**FACULTAD DE INGENIERIA**  
**PROYECTO DE INGENIERIA ELECTRONICA**

**CONVOCATORIA**  
**CONCURSO ABREVIADO**  
**DOCENTE HORA CÁTEDRA**  
**PERÍODO 2012-I**

PERFIL	DESCRIPCION DE PERFIL
<b>ANÁLISIS DE CIRCUITOS I Y LABORATORIO y ANÁLISIS DE CIRCUITOS II Y LABORATORIO</b>	Ingeniero(a) Electrónico(a) con estudios de maestría en Ingeniería, con experiencia en el análisis y diseño de circuitos electrónicos. Con experiencia docente o profesional de mínimo 2 años. Experiencia en investigación soportada en artículos publicados y todo lo aplicable en la circular número 003 de 2009 de la Vicerrectoría Académica.

**REQUISITOS GENERALES.**

PREGRADO: Ingeniero(a) Electrónico(a)

POSGRADO: estudios de maestría en Ingeniería

EXPERIENCIA DOCENTE: Mínimo dos (2) año.

- Hoja de vida con soportes debidamente certificados
- Preferiblemente con amplia experiencia docente y profesional en el área del concurso.
- Con disponibilidad en los siguientes Horarios.

MARTES	MIERCOLES	JUEVES
10:00 a.m. – 16:00 p.m	10:00 a.m. – 16:00 p.m	12:00 p.m. – 16:00 p.m.

**FECHAS A TENER EN CUENTA**

**PUBLICACIÓN CONVOCATORIA:** 15 de Febrero de 2012 a las 08:00 A.M.

**ENTREGA DE DOCUMENTOS:** 15 de Febrero de 2012 a las 08:00 A.M. al 17 de de Febrero de 2012 a las 17:00 p.m.

**RECEPCIÓN DE DOCUMENTOS:** Se recibirá las hojas de vida en la Secretaria de la Coordinación del Proyecto Curricular de Ingeniería Electrónica Carrera 7 N. 40-53 piso 5

**EDMUNDO VEGA OSORIO**  
Coordinador Ingeniería Electrónica

**YENNY ESPINOSA GOMEZ**  
Decana (E) Facultad de Ingeniería

