

UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS
FACULTAD DE INGENIERIA
PROYECTO DE INGENIERIA ELECTRONICA

CONVOCATORIA
CONCURSO ABREVIADO
DOCENTE HORA CÁTEDRA
PERÍODO 2012-I

PERFIL	DESCRIPCION DE PERFIL
ELECTRONICA DE POTENCIA Y SISTEMAS DE POTENCIA II	Ingeniero Eléctrico ó Electrónico con experiencia universitaria o profesional de mínimo un (1) año y títulos de Posgrado y todo lo aplicable en la circular número 003 de 2009 de la Vicerrectoría Académica.

REQUISITOS GENERALES.

PREGRADO: Ingeniero Eléctrico ó Electrónico

POSGRADO: Áreas Afines

EXPERIENCIA DOCENTE: Mínimo un (1) año.

- Hoja de vida con soportes debidamente certificados
- Preferiblemente con amplia experiencia docente y profesional en el área del concurso.
- Con disponibilidad en los siguientes Horarios.

LUNES	MARTES	MIERCOLES	JUEVES	VIERNES	SABADO
	10:00 a.m. a 12:00 m.		10:00 a.m. a 12:00 m.	10:00 a.m. a 12:00 m.	
	12:00 m. a 02:00 p.m.				

Nota: La asignación de esta carga docente está sujeta demanda de estudiantes y apertura de cursos

FECHAS A TENER EN CUENTA

PUBLICACIÓN CONVOCATORIA: 15 de Marzo de 2012 a las 08:00 A.M.

ENTREGA DE DOCUMENTOS: Jueves 15 de Marzo de 2012 las 08:00 A.M. al Viernes 16 de Marzo de 2012 a las 17:00 p.m.

RECEPCIÓN DE DOCUMENTOS: Se recibirá las hojas de vida en la Secretaria de la Coordinación del Proyecto Curricular de Ingeniería Electrónica Carrera 7 N. 40-53 piso 5

EDMUNDO VEGA OSORIO
Coordinador Ingeniería Electrónica

OCTAVIO JOSE SALCEDO PARRA
Decano Facultad de Ingeniería