


	FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES	Código: GD-PR-003-FR-003	
	Macroproceso: Gestión Académica	Versión: 01	
	Proceso: Gestión de la Docencia	Fecha de Aprobación: 08/09/2014	

Descripción General																																					
De: Coordinación Tecnología en Electrónica, Ingeniería en Control e Ingeniería en Telecomunicaciones Fecha: 01 de Febrero del 2017 Asunto: CONCURSO ABREVIADO DE PROFESOR HORA CATEDRA (HC) Fecha para entrega de hojas de vida: JUEVES 02 DE 1:00 PM A 5:00 PM, VIERNES 03 DE FEBRERO DE 2017 DE 9:00 AM A 5:00 PM, Y LUNES 06 DE FEBRERO DE 2017 DE 9:00 AM A 12:00 M. De acuerdo a las necesidades del Proyecto Curricular de Tecnología en Electrónica, Ingeniería en Control e Ingeniería en Telecomunicaciones, se abre el concurso para profesor Hora Catedra (HC) especificado a continuación: PERFIL 1 Vacantes: UNA (1) Área del concurso: Control Electrónico Intensidad Horaria Semanal: 12 Horas Semanales.																																					
Asignaturas	SENSORES Y ACTUADORES (Un curso) SISTEMAS DINÁMICOS (Un curso) TEORÍA DE CONTROL (Un curso)																																				
Áreas de Conocimiento	Control Electrónico																																				
Perfil del Docente	Ingeniero (a) en Control Electrónico e Instrumentación o Ingeniero (a) en Control o Ingeniero (a) en Electrónica, con estudios de postgrado a fin al área de electrónica, preferiblemente con experiencia docente en Instituciones de Educación Superior o su equivalencia de conformidad con lo establecido en el Acuerdo 011 de 2002 (Estatuto docente).																																				
Disponibilidad de Tiempo	<table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <thead> <tr> <th colspan="6" style="background-color: #003366; color: white;">HORARIO OFERTADO DE ASIGNATURAS</th> </tr> <tr> <th style="background-color: #003366; color: white;">HORA</th> <th style="background-color: #003366; color: white;">LUNES</th> <th style="background-color: #003366; color: white;">MARTES</th> <th style="background-color: #003366; color: white;">MIÉRCOLES</th> <th style="background-color: #003366; color: white;">JUEVES</th> <th style="background-color: #003366; color: white;">SÁBADO</th> </tr> </thead> <tbody> <tr> <td>6:00 AM a 8:00 AM</td> <td>SISTEMAS DINÁMICOS</td> <td></td> <td></td> <td>SISTEMAS DINÁMICOS</td> <td>TEORÍA DE CONTROL</td> </tr> <tr> <td>2:00 PM a 4:00 PM</td> <td></td> <td>SENSORES Y ACTUADORES</td> <td></td> <td></td> <td></td> </tr> <tr> <td>4:00 PM a 6:00 PM</td> <td></td> <td></td> <td>SENSORES Y ACTUADORES</td> <td></td> <td></td> </tr> <tr> <td>6:00 PM a 8:00 PM</td> <td></td> <td>TEORÍA DE CONTROL</td> <td></td> <td></td> <td></td> </tr> </tbody> </table> <p>Nota: el horario no se modifica.</p>	HORARIO OFERTADO DE ASIGNATURAS						HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	SÁBADO	6:00 AM a 8:00 AM	SISTEMAS DINÁMICOS			SISTEMAS DINÁMICOS	TEORÍA DE CONTROL	2:00 PM a 4:00 PM		SENSORES Y ACTUADORES				4:00 PM a 6:00 PM			SENSORES Y ACTUADORES			6:00 PM a 8:00 PM		TEORÍA DE CONTROL			
HORARIO OFERTADO DE ASIGNATURAS																																					
HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	SÁBADO																																
6:00 AM a 8:00 AM	SISTEMAS DINÁMICOS			SISTEMAS DINÁMICOS	TEORÍA DE CONTROL																																
2:00 PM a 4:00 PM		SENSORES Y ACTUADORES																																			
4:00 PM a 6:00 PM			SENSORES Y ACTUADORES																																		
6:00 PM a 8:00 PM		TEORÍA DE CONTROL																																			
Fecha del Concurso	Del 02 de Febrero hasta 06 de Febrero del 2017.																																				
Documentos que debe	Hoja de vida con sus respectivos soportes (académicos y laborales).																																				

	FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES	Código: GD-PR-003-FR-003	
	Macroproceso: Gestión Académica	Versión: 01	
	Proceso: Gestión de la Docencia	Fecha de Aprobación: 08/09/2014	

anexar	
Fecha y lugar de recepción de documentos	JUEVES 02 DE 1:00 PM A 5:00 PM, VIERNES 03 DE FEBRERO DE 2017 DE 9:00 AM A 5:00 PM, Y LUNES 06 DE FEBRERO DE 2017 DE 9:00 AM A 12:00 M EN LA COORDINACIÓN DEL PROYECTO CURRICULAR DE TECNOLOGÍA EN ELECTRÓNICA, INGENIERÍA EN CONTROL E INGENIERÍA EN TELECOMUNICACIONES, CALLE 68 D BIS A SUR N. 49 F – 70, FACULTAD TECNOLÓGICA - UNIVERSIDAD DISTRITAL FRANCISCO JOSÉ DE CALDAS.
Publicación de Resultados	Martes 07 de Febrero de 2017, por página Web.

CRITERIOS DE EVALUACIÓN		
Aspectos a evaluar	Ponderación	Observaciones
Título de pregrado	40	Clasificadorio.
Estudios de postgrado	30	En el área del concurso.
Experiencia docente en instituciones de Educación Superior y/o Profesional equivalente	20	Certificada.
Investigaciones científicas	5	Se evalúa de acuerdo a tiempo certificado como investigador.
Publicaciones científicas	5	Se evalúa de acuerdo al número de publicaciones certificadas.

NOTA: Es importante aclarar que el máximo valor del respectivo puntaje se asignara al aspirante (profesional) que tenga más méritos y los demás son proporcionales a este.

Cordialmente,

Ing. KRISTEL SOLANGE NOVOA ROLDAN
Presidenta Consejo Curricular
Tecnología en Electrónica, Ingeniería en Control e
Ingeniería en Telecomunicaciones