

EVALUACIÓN CONCURSO HORA CÁTEDRA PRESTACIONES - N° PUBLIACIÓN 3970
ESPACIOS ACADÉMICOS: Análisis de Circuitos I y Laboratorio, Fundamentos de Circuitos Digitales,
Electrónica III

Participante	Título Pregrado (Clasificatorio)	Estudios de postgrado (30%)	Experiencia Docente o Profesional debidamente certificada(40%)	Investigación y/o publicaciones (30%)	Total	Observaciones
Leonardo Ramírez Alberto	Lic. Electronica	--	--	--	--	NO CUMPLE CON EL PERFIL
Jhon Edison Rodríguez Castellanos	Ingeniero Electrónico	20	40	20	80	GANADOR
Johan Sebastián Sánchez Choachi	Físico e Ing. Electrónico	20	30	20	70	TERCER LUGAR
Luis Carlos Ballesteros Rosero	Ingeniero Electrónico	20	40	15	75	SEGUNDO LUGAR

Andrés Leonardo Jutinico Alarcón
 Coordinador Proyecto Curricular Ing. Electrónica

Martha Ruth Ospina Torres
 Representante
 de Socio-Humanísticas

Catalina Ardila
 Representante Estudiantil

Oscar David Florez Cediel
 Representante
 Área Básicas de Ingeniería

Cristian Queveo
 Representante Estudiantil

Nelson Leonardo Díaz
 Representante área
 Ingeniería aplicada

Hugo Libardo Aya
 Representante
 Ciencias Básicas

NOTA: La evaluación de las hojas de vida se hizo de acuerdo a la resolución 01 de 2012 de la Vicerrectoría académica y al acuerdo 05 de 2007 del CSU, teniendo en cuenta lo establecido en el acta 15 de 2016 del Consejo de Facultad de Ingeniería. Los documentos anteriores se pueden consultar en línea.